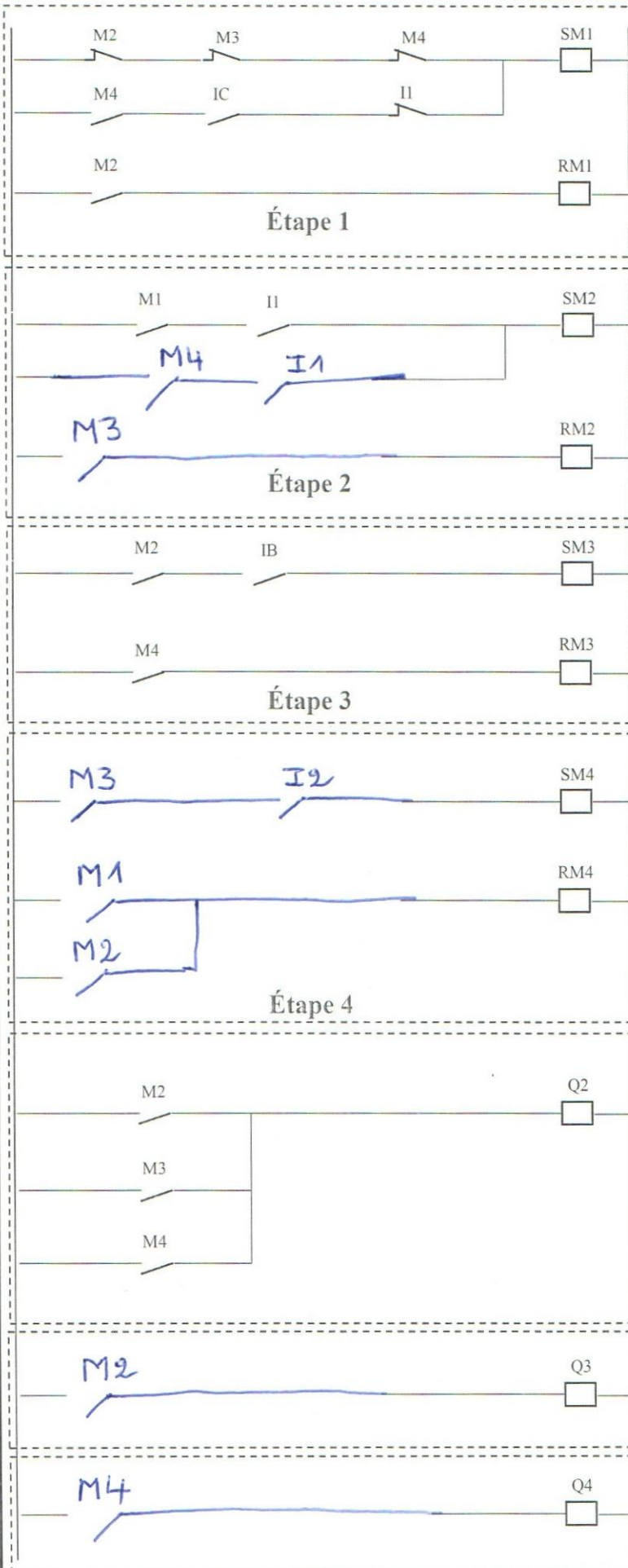


## DREP 02

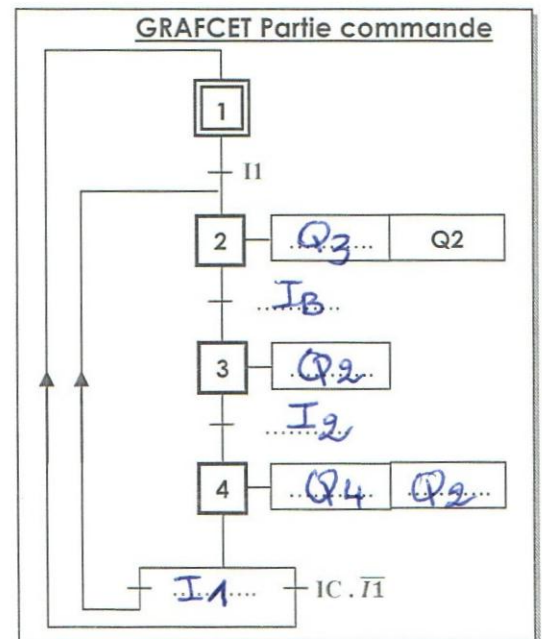
## Programme LADDER :



En plus de son activation par l'étape précédente (M4), l'étape initiale 1 (M1) doit être active au démarrage quand toutes les autres étapes ne sont pas actives.

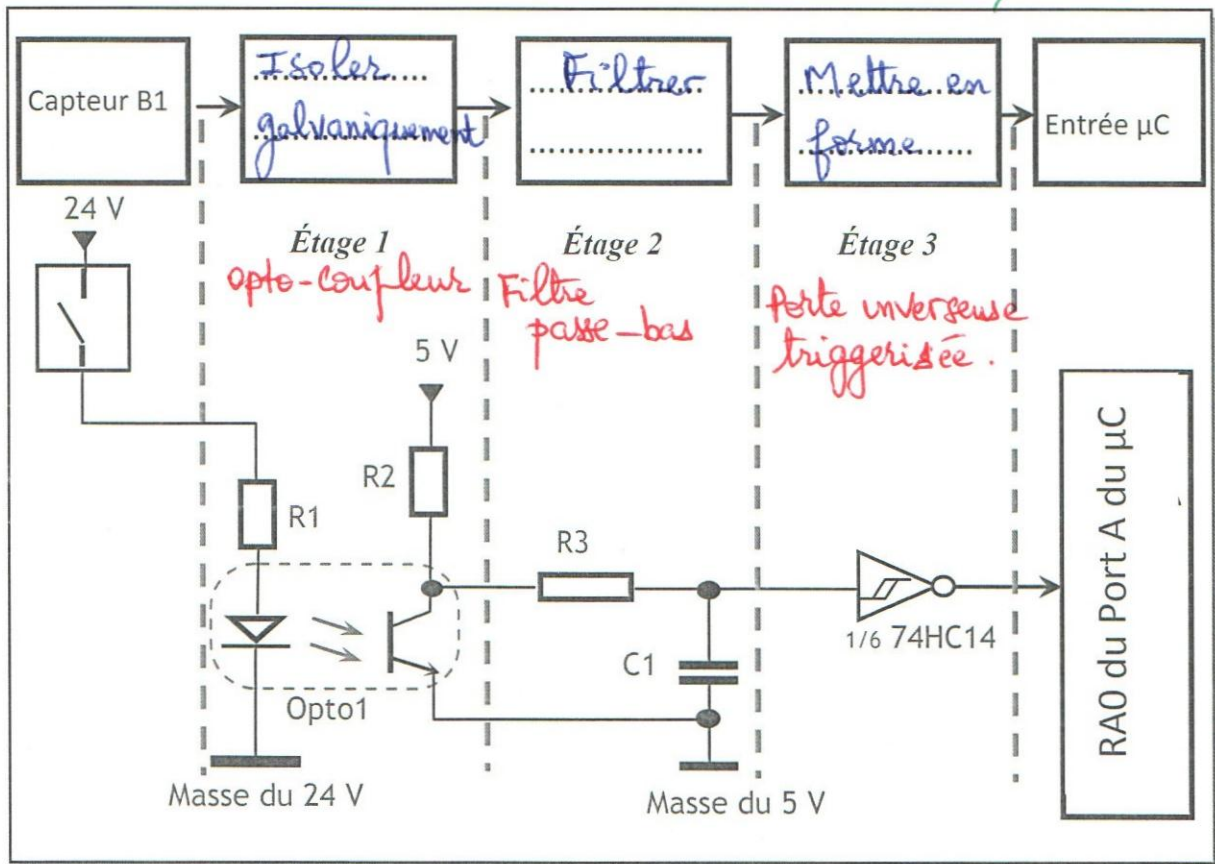
L'étape 2 est activée:

- Si l'étape 1 (M1) est active **ET** la réceptivité I1 est vraie ;
- Ou si l'étape 4 (M4) est active **ET** la réceptivité I1 est vraie ;



DREP 03

*Jaâfer*



NB : Le capteur photoélectrique est symbolisé par un simple contact

Séquence du programme à compléter

| Instruction                   | Commentaire                           |
|-------------------------------|---------------------------------------|
| BSF STATUS, RPO               | Passage au Bank 1                     |
| MOVLW ..0x <del>0F</del> ..A0 | Valide l'interruption du Timer TMR0   |
| MOVWF INTCON                  |                                       |
| MOVLW ..0xFF.....             | PORTA en entrée                       |
| MOVWF TRISA                   |                                       |
| CLRF... ..TRISB...            | PORTB en sortie                       |
| CLRF... ..TRISC...            | PORTC en sortie                       |
| BCF... ..STATUS, RPO          | Passage au Bank 0                     |
| CLRF... ..PORTB               | Mettre à zéro tous les bits du port B |

INTCON = 1 x 1 x x x x x x  
 ↓        ↓  
 GIE     TOIE

L'interruption du TMR0 n'est pas une interruption périphérique